

研習課程介紹

- 一、 研習名稱：數位邏輯&晶片系統設計實務 — 使用 FPGA 與 Quartus II
- 二、 師資：台北市大安高工教師 張義和老師
- 三、 課程內容大綱：
 - 一、FPGA 的基本概念
 - 二、程式的設計方法與概念
 - 三、VHDL 電路設計
 - 四、電路實作與應用研習時間：101/7/3(二)上午 9:00 至下午 17:00，研習時數 7 小時。
- 五、 課程地點：嘉義市 嘉義高工日新樓電腦教室
- 六、 報名日期：即日起 至 2012/6/29 止
- 七、 請上全國教師進修網報名，課程編號：1099280
- 八、 參加對象高中：(含完全中學高中部及綜合中學高中部)/ 高職
(含綜合高中高職部) 電機與電子群教師，20 人額滿為止
- 九、 費用：本校校內教師進修研習經費
- 十、 聯絡人：電子科胡峰豪教師 05-2763060 # 2301